

Логика мажоритарная (LM)

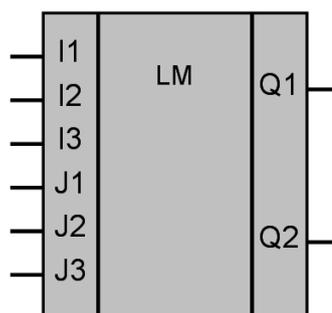


Рисунок 1 – Условное обозначение

Применение на контроллерах		ПР110-xxx, ПР110-xxx-Ч, ПР114-xxx, ПР114-xxx-Ч, ПР200-xxx	
Входы	Тип данных	Пояснения	Диапазон
I1	BOOL	Вход 1 элемента №1	
I2	BOOL	Вход 2 элемента №1	
I3	BOOL	Вход 3 элемента №1	
J1	BOOL	Вход 1 элемента №2	
J2	BOOL	Вход 2 элемента №2	
J3	BOOL	Вход 3 элемента №2	
Выходы	Тип данных	Пояснения	Диапазон
Q1	BOOL	Выход элемента №1	
Q2	BOOL	Выход элемента №2	

Описание работы макроса

Структура макроса представляет собой два элемента мажоритарной логики. Элемент работает по принципу «большинства», если на большинстве входов будет 1, то и на выходе установится 1. Таблица истинности для данного макроса приведена ниже.

Таблица истинности

I1	0	1	0	1	0	1	0	1	J1	0	1	0	1	0	1	0	1
I2	0	0	1	1	0	0	1	1	J2	0	0	1	1	0	0	1	1
I3	0	0	0	0	1	1	1	1	J3	0	0	0	0	1	1	1	1
Q1	0	0	0	1	0	1	1	1	Q2	0	0	0	1	0	1	1	1

Разработчик	Версия	Дата изменения
Rovki	1.0	27.02.2015